

Electronic Systems Engineering

Masterstudium

Sie möchten mehr über Mikrocomputersysteme lernen ...

... und sind offen für neue Technologien? Sie haben bereits Programmierkenntnisse in C sowie technisches Wissen auf Hardware-, Software- und Systemebene. Sie denken analytisch-strukturiert, aber auch disziplinenübergreifend und suchen eine Weiterbildung als Sprungbrett für eine Leitungsfunktion.

Anwendungsentwicklung für das Internet der Dinge

Sie kombinieren Ihr Know-how von Software, Hardware, Signalverarbeitung und Vernetzungstechnologien. Sie entwickeln zuverlässige, fehlertolerante Microcomputersysteme für Anwendungen und intelligente Geräte im Internet of Things. Da Anwendungsgebiete oft interdisziplinär sind, bietet die FH Campus Wien mit ihren vielfältigen Studiengängen eine gute Grundlage zur bereichsübergreifenden Zusammenarbeit.

Vielfältige Einsatzbereiche für intelligente Geräte

Der Bedarf nach intelligenten Geräten steigt und damit auch die Nachfrage nach gut ausgebildeten Expert*innen. Als Absolvent*in realisieren Sie eingebettete Microcomputersysteme, z. B. für Gebäudeautomatisierung, Flug- und Fahrzeuge, den medizinischen Bereich oder die Überwachung und Steuerung von industriellen Prozessen. Auch für Leitungsaufgaben sind Sie bestens qualifiziert.

Überblick



4 Semester
120 ECTS



Master of Science
in Engineering (MSc)



Organisationsform
berufsbegleitend



15
Studienplätze



FH Campus Wien
1100 Wien



Unterrichtssprache
Deutsch



Studienbeitrag/Semester
€ 363,36¹ + ÖH Beitrag + Kostenbeitrag
¹ maximal € 727 für Drittstaatsangehörige

Studiengangsleiter: FH-Prof. Dipl.-Ing. Andreas Posch



Lehrveranstaltungsübersicht

	LEHRVERANSTALTUNGEN	SWS	ECTS
1. SEMESTER 30 ECTS	Aktoren und Sensoren VO	1	2
	Embedded-Betriebssysteme ILV	4	6
	Hardware-Konzepte VO	2	4
	Hardwarenahe Programmierung ILV	4	6
	HDL-Programmierung ILV	3	6
	Technisches Projektmanagement und Systemdesign ILV	2	3
	Requirements Engineering ILV	2	3
2. SEM 30 ECTS	CAE und Simulation ILV	4	6
	Digitale Regelungstechnik VO	2	4
	Digitale Signalverarbeitung ILV	4	6
	Echtzeit-Betriebssysteme ILV	2	4
	Fehlertolerante Systeme/Safety VO	2	4
	Innovations-Management ILV	2	3
Qualitätssicherung und -kontrolle ILV	2	3	

	LEHRVERANSTALTUNGEN	SWS	ECTS
3. SEMESTER 30 ECTS	Datensicherungsverfahren VO	2	3
	Digitale Bildverarbeitung ILV	2	3
	EMV-Aspekte VO	2	3
	Interdisziplinäres Projekt UE	4	9
	Mobile and Embedded Security VO	2	3
	Mobile and Embedded Security Übung UE	1	2
	Übertragungsverfahren und -systeme ILV	3	4
Wissenschaftliches Arbeiten SE	2	3	

4. SEM 30 ECTS	Assistierende Technologien und Universal Design ILV	2	3
	Kommunikation und Konfliktmanagement ILV	2	2
	Masterarbeit		21
	Masterarbeits-Seminar SE	2	2
	Teamentwicklung und Mitarbeiter*innenführung ILV	2	2

Abkürzungen

ECTS	ECTS-Credits
ILV	Integrierte Lehrveranstaltung
SE	Seminar
SWS	Semesterwochenstunden
UE	Übung
VO	Vorlesung

Mehr Informationen: www.fh-campuswien.ac.at/ese_m
 Sekretariat: ese@fh-campuswien.ac.at | +43 1 606 68 77-2430

